

學年度	2011學年度第1學期						
當期課號	100A1092						
課程名稱	邏輯設計實習						
英文名稱	Logic Design Lab.						
授課教師	許清茶						
課程目標	1.建立數位邏輯電路分析與設計的基礎 2.熟悉數位邏輯閘的各種功能 3.了解組合邏輯電路設計分析的原理與方法 4.了解序向邏輯電路設計分析的原理與方法						
課程綱要	開學至期中考	實驗儀器及設備之使用分說明及操作 基本邏輯閘之認識及應用 組合邏輯設計 二進位加法器及減法器 前視進位加法器與十進制加法器 乘法器 解碼器與編碼器					
	期中考至期末考	七段顯示器電路之設計 多工器與解多工器 正反器之認識 脈波產生器 同步計數器之設計 序向邏輯電路之設計					
參考書籍							
選別	選修						
學分數	1						
上課時數	3						
面授地點	電機館4F電子實驗室						
面授時間	星期二第2-4節						
教材名稱	是否為教科書：	Y	教材種類：	一般教材	教材語系：	中文	
			作者：	王炳聰	書名：	邏輯設計實習	出版社：高立圖書有限公司
			出版日期：	980110	版本：	7	ISBN：978-986-412-149-6
	是否為自編教材：	N	教材種類：	一般教材	教材語系：	中文	
			是否已出版	N			
			作者：		書名：		出版社：
			出版日期：		版本：		ISBN：
是否為智財權課程：	N						
學生輔導地點	系辦公室						
學生輔導時間	星期一第五至七節						
授課方式	1.先講解實驗的原理與實驗步驟 2.每兩人一組讓學生親自動手實驗 全外語授課 N						
評量標準	期中筆試20% 學習精神20% 實習報告20% 期末實際操作測驗40%						
修課條件	無						
備註							