

學年度	2011學年度第1學期						
當期課號	100A1137						
課程名稱	可規劃邏輯電路設計與實習						
英文名稱	Programmable Logic Circuits Design and Lab.						
授課教師	林國煌						
課程目標	1.瞭解現場可規畫邏輯元件之架構。 2.熟悉可規畫邏輯電路設計之流程。 3.培養數位電路系統配置與應用之能力。						
課程綱要	開學至期 中考	1.CPLD數位電路發展系統簡介 2.基本數位電路之設計 3.硬體描述語言程式設計					
	期中考至 期末考	4.時序邏輯電路之設計 5.計數器及其應用控制 6.設計範例					
參考書籍	1FPGA/CPLD數位電路設計入門與實務應用－使用Quartus II (附系統.範例光碟片)(修訂二版)莊 2系統晶片設計－使用quartus II (修訂二版)廖裕評、陸瑞強全華978-957-21-6395-5 3系統晶片設計－使用NIOSII廖裕評、陸瑞強全華978-957-21-6771-7 4以NIOS為基礎的SOPC設計與實作彭澄廉全華957-21-5046-4 5FPGA數位IC及MCU/SOPC設計應用及實驗進階(VHDL,QUARTUS II,NIOS II)林容益全華978- 6FPGA數位IC電路設計應用及實驗(VHDL,QUARTUS II)林容益全華978-957-21-5747-3 7FPGA晶片設計與專題製作劉紹漢全華978-957-21-6580-5 8VHDL數位電路設計實務教本－使用quartus II 陳慶逸文魁圖書978-957-199-842-5 9VHDL數位電路實習與專題設計(第二版)陳慶逸、林昱翰文魁圖書978-986-204-233-5						
選別	必修						
學分數	1						
上課時數	3						
面授地點	電機館5F系統晶片實驗室						
面授時間	星期二第5-7節						
教材名稱	FPGA/CPLD 數位電路設計入門與實務應用－使用Quartus II (附系統.範例光碟片)(第四版) 莊慧 仁 全華 978-957-21-5972-9						
	是否為教 科書：	Y	教材種類：	一般教材	教材 語系：	中文	
			作者：	陳慶逸	書名：	VHDL數位電路設計實務教本- 從硬體電路到軟硬體整合設計	出版社： 儒林
			出版日期：	99.06	版本：	二版	ISBN： 978-957- 499-896-8
	是否為自 編教材：		教材種類：	一般教材	教材 語系：	中文	
			是否已出版				
			作者：		書名：		出版社： ：
			出版日期：		版本：		ISBN： ：
是否為智 財權課程：	N						
學生輔導地點	電機館226						
學生輔導時間	週二 2-4節,週三 2-4節						
授課方式	講解 實作 報告						
	全外語授	N					
評量標準	1.平時考查30% 2.期中考30% 3.專題製作40%						
修課條件	邏輯設計						

備註	
----	--