

學年度	2011學年度第1學期						
當期課號	100A7136						
課程名稱	超大型積體電路設計導論						
英文名稱	Very Large Scale Integrated Circuits Design						
授課教師	張憲銘						
課程目標	使學生了解近代超大型積體電路設計的基礎知識，以及IC設計由上而下整體的設計方法與各種抽象化觀點。						
課程綱要	開學至期中考	一、數位系統與超大型積體電路簡介 二、電晶體與佈局 三、邏輯閘					
	期中考至期末考	一、組合邏輯線路 二、循序機器 三、子系統設計					
參考書籍							
選別	選修						
學分數	3						
上課時數	3						
面授地點	C2302						
面授時間	星期三第12-14節						
教材名稱	近代VLSI設計						
	是否為教科書：	Y	教材種類：	一般教材	教材語系：	中文	
			作者：	Wayne wolf (譯者：洪進華等人)	書名：	近代VLSI設計	出版社：台灣培生教育出版社
			出版日期：		版本：		ISBN：957213275X
	是否為自編教材：	N	教材種類：	一般教材	教材語系：	中文	
			是否已出版	N			
			作者：		書名：		出版社：
		出版日期：		版本：		ISBN：	
是否為智財權課程：	N						
學生輔導地點							
學生輔導時間							
授課方式	課堂講授						
	全外語授課	N					
評量標準	平時成績：30% 期中考：30% 期末考：40%						
修課條件							
備註							