

| | | | | | | | |
|-----------|--|------------------------------------|-------|------|-------|-----------|------------|
| 學年度 | 2011學年度第2學期 | | | | | | |
| 當期課號 | 100B7108 | | | | | | |
| 班級 | 夜四電四甲 | | | | | | |
| 課程名稱 | 機率與統計 | | | | | | |
| 英文名稱 | Probability and Statistics | | | | | | |
| 授課教師 | 陳政宏 | | | | | | |
| 課程目標 | 1.教授學生機率與統計的基礎理論並利用生活實例訓練學生思考能力。 2.說明基本機率、離散和連續隨機變數、以及離散和連續機率分佈相關定理。 3.闡述抽樣、資料蒐集、以及實驗設計的基本概念並利用繪圖工具分析統計資料。 | | | | | | |
| 課程綱要 | 開學至期中考 | 統計學與資料分析介紹機率 隨機變數與機率分佈 數學期望值 | | | | | |
| | 期中考至期末考 | 離散機率分佈 連續機率分佈 | | | | | |
| 參考書籍 | 書名：機率與統計 作者：吳燦明 出版社：高立 ISBN：9789864122516 | | | | | | |
| 選別 | 選修 | | | | | | |
| 學分數 | 3 | | | | | | |
| 上課時數 | 3 | | | | | | |
| 面授地點 | 電機館5F碩士班研討室 | | | | | | |
| 面授時間 | 星期四第11.12.13節 | | | | | | |
| 教材名稱 | 是否為教科書： | Y | 教材種類： | 一般教材 | 教材語系： | 中文 | |
| | | | 作者： | 呂振森 | 書名： | 機率與統計－機率篇 | 出版社：東華 |
| | | | 出版日期： | / | 版本： | 第9版 | ISBN：##### |
| | 是否為自編教材： | N | 教材種類： | 一般教材 | 教材語系： | 中文 | |
| | | | 是否已出版 | N | | | |
| | | | 作者： | | 書名： | | 出版社： |
| | | | 出版日期： | / | 版本： | | ISBN： |
| 是否為智財權課程： | N | | | | | | |
| 學生輔導地點 | 電機館205室 | | | | | | |
| 學生輔導時間 | 星期三第5.6節、星期四第9.10節、星期五第5.6節 | | | | | | |
| 授課方式 | 投影片.黑板 | | | | | | |
| | 全外語授課 | N | | | | | |
| 評量標準 | 作業成績：60% 期中考：20% 期末考：20% | | | | | | |
| 修課條件 | 無 | | | | | | |
| 備註 | | | | | | | |

| | | | | | | | |
|--------|--|---|-------|---------|-------|----------|--------------------|
| 學年度 | 2011學年度第2學期 | | | | | | |
| 當期課號 | 100B7111 | | | | | | |
| 班級 | 夜四電機四甲 | | | | | | |
| 課程名稱 | 軌道機電系統導論 | | | | | | |
| 英文名稱 | Introduction to the Electrical and Mechanical Systems for Railway | | | | | | |
| 授課教師 | 盧建榮 | | | | | | |
| 課程目標 | 對軌道機電系統做一概念性和整合性的介紹，並介紹基本的軌道系統包含電聯車、號誌系統、供電系統、通訊系統、自動收費系統等，機電系統的基本概念，提供學生或未來將參與這項工程的人員對整個軌道機電系統有一概略性的認識。 | | | | | | |
| 課程綱要 | 開學至期中考 | 1.鐵路、高速鐵路、捷運系統之比較 2.軌道設備 3.電聯車 4.電力供應系統 | | | | | |
| | 期中考至期末考 | 5.號誌系統 6.通訊系統 7.自動控制系統 8.機廠設施 9.安全管理與規範 | | | | | |
| 參考書籍 | 軌道工程學黃漢榮 | | | | | | |
| 選別 | 選修 | | | | | | |
| 學分數 | 3 | | | | | | |
| 上課時數 | 3 | | | | | | |
| 面授地點 | 電機館 3F BEE0305 微處理機實驗室 | | | | | | |
| 面授時間 | 星期一第10-12節 | | | | | | |
| 教材名稱 | 是否為教科書： | Y | 教材種類： | 一般教材 | 教材語系： | 中文 | |
| | | | 作者： | 林仁生·陳勇全 | 書名： | 軌道機電系統概論 | 出版社：高立 |
| | | | 出版日期： | / | 版本： | | ISBN：9789860000000 |
| | 是否為自編教材： | N | 教材種類： | 一般教材 | 教材語系： | 中文 | |
| | | | 是否已出版 | N | | | |
| | | | 作者： | | 書名： | | 出版社： |
| | | | 出版日期： | / | 版本： | | ISBN： |
| | 是否為智財權課程： | N | | | | | |
| 學生輔導地點 | | | | | | | |
| 學生輔導時間 | | | | | | | |
| 授課方式 | 課堂講授 | | | | | | |
| | 全外語授課 | N | | | | | |
| 評量標準 | 平時成績30% 期中考30% 期末考30% | | | | | | |
| 修課條件 | | | | | | | |
| 備註 | | | | | | | |

| | | | | | | | | |
|--------|--|---|-------|-------------|-------|-------|-------|-------------------|
| 學年度 | 2011學年度第2學期 | | | | | | | |
| 當期課號 | 100B7109 | | | | | | | |
| 班級 | 夜四電機四甲 | | | | | | | |
| 課程名稱 | 資料庫系統 | | | | | | | |
| 英文名稱 | Database Systems | | | | | | | |
| 授課教師 | 張憲銘 | | | | | | | |
| 課程目標 | 使學生了解資料模型、關聯式資料庫、資料庫儲存與查詢、交易管理、資料庫系統結構，並達成資料存取可靠、資料運算正確、資料傳輸迅速等之資料庫設計。 | | | | | | | |
| 課程綱要 | 開學至期中考 | 1.資料庫簡介 2.實體關聯模型 3.資料錄關聯模型 | | | | | | |
| | 期中考至期末考 | 1.關聯查詢語言SQL 2.關聯資料庫概念 3.關聯資料庫設計 4.交易處理 | | | | | | |
| 參考書籍 | | | | | | | | |
| 選別 | 選修 | | | | | | | |
| 學分數 | 3 | | | | | | | |
| 上課時數 | 3 | | | | | | | |
| 面授地點 | 第二期教學大樓3FATB0303普通教室 | | | | | | | |
| 面授時間 | 星期三第10、11、12節 | | | | | | | |
| 教材名稱 | 資料庫概論 | | | | | | | |
| | 是否為教科書： | Y | 教材種類： | 一般教材 | 教材語系： | 中文 | | |
| | | | 作者： | 賈蓉生、胡大源、林金進 | 書名： | 資料庫概論 | 出版社： | 博碩文化 |
| | | | 出版日期： | 2010/05 | 版本： | 初版 | ISBN： | 978-986-201-333-5 |
| | 是否為自編教材： | N | 教材種類： | 一般教材 | 教材語系： | 中文 | | |
| | | | 是否已出版 | N | | | | |
| | | | 作者： | | 書名： | | 出版社： | |
| | | | 出版日期： | / | 版本： | | ISBN： | |
| | 是否為智財權課程： | N | | | | | | |
| 學生輔導地點 | | | | | | | | |
| 學生輔導時間 | | | | | | | | |
| 授課方式 | 課堂講授 | | | | | | | |
| | 全外語授課 | N | | | | | | |
| 評量標準 | 平時成績：30% 期中考：30% 期末考：40% | | | | | | | |
| 修課條件 | | | | | | | | |
| 備註 | | | | | | | | |

| | | | | | | | |
|-----------|---|--|-------|-----------------|-------|---|-------------------|
| 學年度 | 2011學年度第2學期 | | | | | | |
| 當期課號 | 100B7110 | | | | | | |
| 班級 | 夜四電機四甲 | | | | | | |
| 課程名稱 | 硬體描述語言程式設計與模擬 | | | | | | |
| 英文名稱 | Design and Simulation of HDL | | | | | | |
| 授課教師 | 宋啓嘉 | | | | | | |
| 課程目標 | This course is designed for undergraduate students who are interested in RTL Verilog hardware language programming. The course begins by introducing the VLSI technology and Verilog. After that, several extensive lectures on the Verilog programming and useful skills will be given, including Modeling, Finite State Machine and Logic Synthesis for FPGA. In the meantime, several Labs about the Mentor ModelSim RTL simulator tutorials will be demonstrated too. | | | | | | |
| 課程綱要 | 開學至期中考 | 1. Introduction to Verilog HDL and VLSI Design 2. Hierarchical Modeling 3. Basic Concepts 4. Model and Ports 5. Modeling 6. Switch, Gate, Dataflow and Behavioral Level | | | | | |
| | 期中考至期末考 | 7. Finite State Machine 8. Logic Synthesis for FPGA and Post-Simulation 9. Case Studies 10. Final Projects and Reports | | | | | |
| 參考書籍 | S. Palnitkar, "Verilog HDL: A Guide to Digital Design and Synthesis", Prentice Hall, 2003, Second Edition 鄭光欽等, Verilog硬體描述語言實務, 全華圖書, 2011 M. MORRIS MANO, "Digital Design", Prentice Hall, 2002, Third Edition W. Wolf, "FPGA-based System Design", Prentice Hall, 2004 | | | | | | |
| 選別 | 選修 | | | | | | |
| 學分數 | 3 | | | | | | |
| 上課時數 | 3 | | | | | | |
| 面授地點 | 網路應用與晶片設計實驗室 | | | | | | |
| 面授時間 | 星期二第10,11,12節 | | | | | | |
| 教材名稱 | 是否為教科書： | Y | 教材種類： | 一般教材 | 教材語系： | 英文 | |
| | | | 作者： | Samir Palnitkar | 書名： | VerilogHDL: A Guide to Digital Design and Synthesis | 出版社：Prentice Hall |
| | | | 出版日期： | 2003/ | 版本： | Second Edition | ISBN：130449113 |
| | 是否為自編教材： | N | 教材種類： | 一般教材 | 教材語系： | 英文 | |
| | | | 是否已出版 | N | | | |
| | | | 作者： | | 書名： | | 出版社： |
| | | | 出版日期： | / | 版本： | | ISBN： |
| 是否為智財權課程： | N | | | | | | |
| 學生輔導地點 | 教師研究師 | | | | | | |
| 學生輔導時間 | 星期一第6-8節、星期二第6-8節 | | | | | | |
| 授課方式 | Lectures and Labs | | | | | | |
| | 全外語授課 | N | | | | | |
| 評量標準 | Participate 10% Homework 30% Mini-Project 20% Mid-Exam 20% Final-Exam 20% | | | | | | |
| 修課條件 | Digital Design (數位邏輯) | | | | | | |
| 備註 | | | | | | | |