

學年度	2012學年度第1學期						
當期課號	101A1080						
班級	四電一乙						
課程名稱	電腦網路概論						
英文名稱	Introduction to Computer Networks						
授課教師	黃國鼎						
課程目標	培養學生電腦網路基本理論與實務技術能力。						
課程綱要	開學至期中考	網路基本概論 數據通訊 網路組成元件 區域網路技術					
	期中考至期末考	IP基礎與定址 ARP與ICMP IP路由 UDP與TCP DNS DHCP IPV6的發展					
參考書籍							
選別	選修						
學分數	3						
上課時數	3						
面授地點	電機館3F電腦輔助設計室						
面授時間	星期四第1-3節						
教材名稱	是否為教科書：	Y	教材種類：	一般教材	教材語系：	中文	
			作者：	施威銘	書名：	最新網路概論2012	出版社：旗標
			出版日期：		版本：		ISBN：
	是否為自編教材：	N	教材種類：	一般教材	教材語系：	英文	
			是否已出版	N			
			作者：		書名：		出版社：
			出版日期：		版本：		ISBN：
	是否為智財權課程：	N					
學生輔導地點	電機館222室						
學生輔導時間	星期一5~8節、星期三1~4節						
授課方式	投影片講授						
	全外語授課	N					
評量標準	平時成績30% 期中考35% 期末考35%						
修課條件							
備註							

學年度	2012學年度第1學期						
當期課號	101A1079						
班級	四電一乙						
課程名稱	電機學						
英文名稱	Electrical Engineering						
授課教師	陳席卿						
課程目標	1.讓學生了解基本電學之概念及應用。 2.讓學生了解電機機械之概念及應用。 3.讓學生了解直流及交流不同特性及特性曲線。 4.讓學生了解電學與磁學不同特性。 5.讓學生了解基本電學應用在生活實用化。						
課程綱要	開學至期中考	第一章：電的基本概念 第二章：直流基本電路 第三章：電磁的基本概念 第四章：電容器與電感器 第五章：交流電基本概念 第六章：交流基本電路					
	期中考至期末考	第七章：電機基本概念 第八章：變壓器之構造 第九章：直流電機 第十章：單相感應電動機 第十一章：三相感應電動機 第十二章：同不步機					
參考書籍							
選別	選修						
學分數	3						
上課時數	3						
面授地點	ATB0402						
面授時間	星期四第5節、星期五第5-6節						
教材名稱	是否為教科書：	Y	教材種類：		教材語系：	中文	
			作者：	范盛祺、張琨璋、盧添源 編著	書名：	電機學	出版社：全華書局
			出版日期：	2011年10月	版本：	初版二刷	ISBN：
	是否為自編教材：		教材種類：		教材語系：		
			是否已出版				
			作者：		書名：		出版社：
			出版日期：	/	版本：		ISBN：
	是否為智財權課程：						
學生輔導地點	教師研究室						
學生輔導時間	星期一第5,6節、星期四第3,4節、星期五第3,4節						
授課方式	課堂講課						
	全外語授課	N					
評量標準	1.平時成績：30%（出席率、作業、平時考、筆記）2.期中考成績：30%3.期末考成績：40%						
修課條件							
備註							

學年度	2012學年度第1學期							
當期課號	101A1077							
班級	四電機一乙							
課程名稱	邏輯設計							
英文名稱	Digital Design							
授課教師	宋啟嘉							
課程目標	This course offers an introduction to undergraduate student who wants to understand digital systems. This course is essential and important for later courses in FPGA System, VLSI Design, Computer Architecture, Electronic Design Automation.							
課程綱要	開學至期中考	1. Number Systems and Conversion 2. Combinational Logic 3. Combinational Logic Design : Karnaugh Map						
	期中考至期末考	4. Arithmetic Function 5. Sequential Circuit Design 6. HDL and Programmable Logic Arrays						
參考書籍	W. Wolf, "FPGA-based System Design", Prentice Hall, 2004 S. Palnitkar, "Verilog HDL: A Guide to Digital Design and Synthesis", Prentice Hall, 2003, Second Edition M. MORRIS MANO, "Digital Design", Prentice Hall, 2002, Third Edition							
選別	必修							
學分數	2							
上課時數	2							
面授地點	第二期教學大樓 4F ATB0403 普通教室							
面授時間	星期二第5-6節							
教材名稱	Logic and Computer Design Fundamentals							
	是否為教科書：	是	教材種類：		教材語系：	英語		
			作者：	M. Morris Mano	書名：	Logic and Computer Design Fundamentals	出版社：	Prentice Hall
			出版日期：	2010/03	版本：	第四版	ISBN：	130124680
	是否為自編教材：		教材種類：		教材語系：			
			是否已出版：					
			作者：		書名：		出版社：	
			出版日期：	/	版本：		ISBN：	
是否為智財權課程：								
學生輔導	EE-231							
學生輔導	星期二第7-9節、星期三第6-8節							
授課方式	課堂講授							
	全外語授課	N						
評量標準	Participate 20% Homework 20% Mid-Exam 30% Final-Exam 30%							
修課條件								
備註								

學年度	2012學年度第1學期						
當期課號	101A1078						
班級	四電一乙						
課程名稱	邏輯設計實習						
英文名稱	Logic Design Lab.						
授課教師	陳宗成						
課程目標	1.建立數位邏輯電路分析與設計的基礎 2.熟悉數位邏輯閘的各種功能 3.了解組合邏輯電路設計分析的原理與方法 4.了解序向邏輯電路設計分析的原理與方法						
課程綱要	開學至期中考	實驗儀器及設備之使用分說明及操作 基本邏輯閘之認識及應用 組合邏輯設計 二進位加法器及減法器 前視進位加法器與十進制加法器 乘法器 解碼器與編碼器					
	期中考至期末考	七段顯示器電路之設計 多工器與解多工器 正反器之認識 脈波產生器 同步計數器之設計 序向邏輯電路之設計					
參考書籍							
選別	選修						
學分數	1						
上課時數	3						
面授地點	電機館4F BEE0403 電子實驗室						
面授時間	星期一第1-3節						
教材名稱	是否為教科書：	Y	教材種類：	一般教材	教材語系：	中文	
			作者：	王炳聰	書名：	邏輯設計實習	出版社：高立圖書有限公司
			出版日期：	980110	版本：	7	ISBN：978-986-412-149-6
	是否為自編教材：	N	教材種類：	一般教材	教材語系：	中文	
			是否已出版	N			
			作者：		書名：		出版社：
			出版日期：		版本：		ISBN：
是否為智財權課程：	N						
學生輔導地點	教師研究室						
學生輔導時間	星期一4,5節, 星期五2,3,4,5節						
授課方式	1.先講解實驗的原理與實驗步驟 2.每兩人一組讓學生親自動手實驗						
	全外語授課	N					
評量標準	期中筆試20% 學習精神20% 實習報告20% 期末實際操作測驗40%						
修課條件	無						
備註							