

學年度	2011學年度第1學期							
當期課號	100A0265							
課程名稱	FPGA電路設計							
英文名稱	FPGA Circuits Design							
授課教師	林國煌							
課程目標	1.瞭解現場可規畫邏輯元件之架構。 2.熟悉可規畫邏輯電路設計之流程。 3.培養數位電路系統配置與應用之能力。							
課程綱要	開學至期中考	(1)IntroductiontoCPLD/FPGA (2)CPLD/FPGAdevelopmentenvironment (3)System-leveldesignpractices						
	期中考至期末	projectpresentation						
參考書籍	1FPGA/CPLD數位電路設計入門與實務應用－使用Quartus II (附系統.範例光碟片)(修訂二版)莊全華978-957-21-5972-9400 2系統晶片設計－使用quartus II (第四版)廖裕評、陸瑞強全華978-957-21-6953-7800 3系統晶片設計－使用NIOSII 廖裕評、陸瑞強全華978-957-21-6771-7600 4以NIOS為基礎的SOPC設計與實作彭澄廉全華957-21-5046-4480 5FPGA數位IC及MCU/SOPC設計應用及實驗進階(VHDL,QUARTUS II,NIOS II) 林容益全華978-957-21-5746-6650 6FPGA數位IC電路設計應用及實驗(VHDL,QUARTUS II)林容益全華978-957-21-5747-3450 7FPGA晶片設計與專題製作 劉紹漢全華978-957-21-6580-5560 8VHDL數位電路設計實務教本－使用quartus II 陳慶逸文魁圖書978-957-199-842-5560 9VHDL數位電路實習與專題設計(第二版)陳慶逸、林昱翰文魁圖書978-986-204-233-5580							
選別	選修							
學分數	3							
上課時數	3							
面授地點	電機館5F系統晶片實驗室							
面授時間	星期四第5-7節							
教材名稱	廖裕評、陸瑞強, 系統晶片設計－使用quartus II (第四版), 全華 05727037							
	是否為教科書:	Y	教材種類:	一般教材	教材語系:	中文		
			作者:	廖裕評、陸瑞強	書名:	系統晶片設計－使用quartus II (第四版)	出版社:	全華
			出版日期:	98.03	版本:	第四版	ISBN:	5727037
	是否為自編教材:	N	教材種類:	一般教材	教材語系:	中文		
			是否已出版:	N				
			作者:		書名:		出版社:	
			出版日期:		版本:		ISBN:	
是否為智財權課程:	N							
學生輔導地點	研究室5628							
學生輔導時間	週二,三2-4節							
授課方式	講解、課堂討論與專題報告與製作 全外語授課 N							
評量標準	1.平時考查30% 2.期中考30% 3.專題報告與製作40%							
修課條件	LogicalDesign							
備註								