

學年度	2011學年度第1學期							
當期課號	100A1147							
課程名稱	可規劃邏輯電路設計與實習							
英文名稱	Programmable Logic Circuits Design and Lab.							
授課教師	丁英智							
課程目標	培養學生運用電腦輔助軟體工具配合硬體實習板以進行基礎電路設計							
課程綱要	開學至期中考	數位系統設計與PLD概論 QuartusII軟體的介紹與操作練習 電路圖形設計法傳統組合邏輯設計 電路圖形設計法加法器、電路圖形設計法減法器、乘法器 電路圖形設計法編碼解碼器 電路圖形設計法多工解多工器 硬體描述語言VHDL語法硬體描述語言VHDL語法講授						
	期中考至期末考	組合邏輯與VHDL基本語法I組合邏輯與VHDL實習I 組合邏輯與VHDL基本語法II組合邏輯與VHDL實習II 序向邏輯與VHDL基本語法I序向邏輯與VHDL基本語法I 序向邏輯與VHDL基本語法II序向邏輯與VHDL基本語法II 除頻器的設計 計數器的設計 VHDL狀態機電路設計IVHDL狀態機電路設計實習I VHDL狀態機電路設計IIVHDL狀態機電路設計實習II						
參考書籍								
選別	必修							
學分數	3							
上課時數	3							
面授地點	電機館5F系統晶片實驗室							
面授時間	星期一第5-7節							
教材名稱	VHDL 數位電路設計實務教本：從硬體電路到軟體整合設計(二版) Author:陳慶逸 儒林圖書公司							
	是否為教科書：	Y	教材種類：	一般教材	教材語系：	中文		
			作者：	陳慶逸	書名：	VHDL 數位電路設計實務教本：從硬體電路到軟體整合設計	出版社：	儒林圖書公司
			出版日期：	2010年6月1日	版本：	二版	ISBN：	9789574998968
	是否為自編教材：	N	教材種類：	一般教材	教材語系：	中文		
			是否已出	N				
			作者：		書名：		出版社：	
		出版日期：		版本：		ISBN：		
是否為智財權課程：	N							
學生輔導	EE館228室							
學生輔導	星期二13:20~16:20,星期三13:20~16:20							
授課方式	板書方式配合投影片數位化方式講述 廣播系統互動方式讓學員上機進行實務電路設計實習							
	全外語授課	N						
評量標準	隨堂實習 課後作業 期中評量 期末評量							
修課條件								
備註								