學年度	2011學年度第1學期							
當期課號	100A1091							
課程名稱	邏輯設計							
英文名稱	Logic Design							
授課教師	陳厚銘							
課程目標	1.使修課學生對邏輯設計有基礎之瞭解。 2.使修課學生瞭解邏輯設計的原理及應用。							
課程綱要	開學至期中考	1.Introduction 2.Binary Systems 3.Binary Systems 4.Boolean Algebra and Logic Gates 5.Boolean Algebra and Logic Gates 6.Boolean Algebra and Logic Gates 7.Gate-Level Minimization 8.Gate-Level Minimization 9.6Midterm Exam						
	期中考至期末考	10.Gate-Level Minimization 11.Combinational Logic 12.Combinational Logic 13.Combinational Logic 14.Synchronous Sequential Logic 15.Synchronous Sequential Logic 16.Synchronous Sequential Logic 17.Counters 18.Final Exam						
參考書籍	M.MorrisMano,DigitalDesign,4thEdition,Prentice-Hall,NewJersey,2007.							
選別	必修							
學分數	2							
上課時數	2							
面授地點	C2102							
面授時間	星期二第7-8節							
教材名稱	是否為教科書：	Y	教材種類：	一般教材	教材語系：	英文		
			作者：	M. Morris Mano	書名：	Digital Design	出版社：	滄海
			出版日期：	2007	版本：	Fourth Edition	ISBN：	0-13-234043-7
	是否為自編教材：	N	教材種類：	一般教材	教材語系：	中文		
			是否已出版	N				
			作者：		書名：		出版社：	
			出版日期：		版本：		ISBN：	
	是否為智財權課程：	N						
學生輔導地點	電機館210室							
學生輔導時間	星期二第2-4節、星期三第5-7節							
授課方式	講授100%							
	全外語授課	N						
評量標準	1.出席率:10% 2.期中小考:10% 3.期中考:30% 4.期末小考:10% 5.期末考:40%							
修課條件	無							
備註								